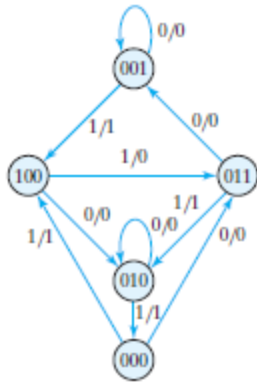


ASSIGNMENT #11

- ออกแบบ Sequence Detector ที่ตรวจจับเลข 1 ติดกัน 3 ตัว โดยใช้ T Flip-flop
- จงสร้างวงจรในตัวอย่างที่ 5 ให้สมบูรณ์โดยใช้ D Flip-flop, JK Flip-flop และ T Flip-flop
- จงสร้างวงจรตาม State Diagram ต่อไปนี้ โดยใช้ D Flip-flop, JK Flip-flop



- จงลดรูป State Table ต่อไปนี้ให้มีจำนวน State น้อยที่สุด

Present State	Next State X = 0 1		Present Output (Z)
	0	1	
a	e	e	1
b	c	e	1
c	f	h	0
d	h	a	1
e	f	f	0
f	e	g	0
g	h	b	1
h	c	d	0
i	f	b	1